

OB1 - <offline>

"Cycle Execution"

Name:

Author:

Time stamp Code:

Lengths (block/logic/data):

Family:

Version: 0.1

Block version: 2

16.01.2007 10:52:48

Interface: 15.02.1996 16:51:12

00190 00074 00022

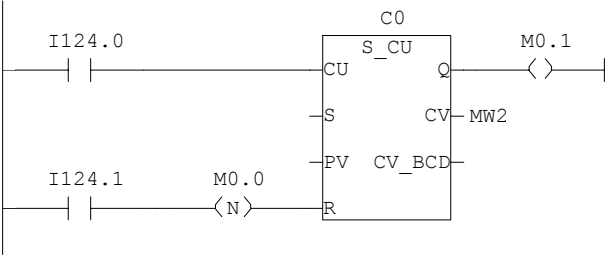
Address	Declaration	Name	Type	Initial value	Comment
0.0	temp	OB1_EV_CLASS	BYTE		Bits 0-3 = 1 (Coming event), Bits 4-7 = 1 (Even t class 1)
1.0	temp	OB1_SCAN_1	BYTE		1 (Cold restart scan 1 of OB 1), 3 (Scan 2-n of OB 1)
2.0	temp	OB1_PRIORITY	BYTE		Priority of OB Execution
3.0	temp	OB1_OB_NUMBR	BYTE		1 (Organization block 1, OB1)
4.0	temp	OB1_RESERVED_1	BYTE		Reserved for system
5.0	temp	OB1_RESERVED_2	BYTE		Reserved for system
6.0	temp	OB1_PREV_CYCLE	INT		Cycle time of previous OB1 scan (milliseconds)
8.0	temp	OB1_MIN_CYCLE	INT		Minimum cycle time of OB1 (milliseconds)
10.0	temp	OB1_MAX_CYCLE	INT		Maximum cycle time of OB1 (milliseconds)
12.0	temp	OB1_DATE_TIME	DATE_AND_TIME		Date and time OB1 started

Block: OB1"Main Program Sweep (Cycle)"

Количество импульсов, пришедших по первому входному каналу ПЛК S7 300, определяет длительность управляющего воздействия на первом выходе по формуле t=N\*10 мс. Выдача управления подтверждается фронтом сигнала с 2 входа, срез этого сигнала обнуляет переменную N.

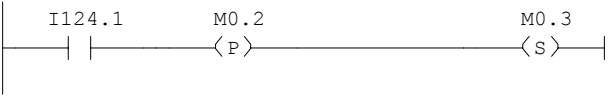
Network: 1Основной цикл

В данном цикле формируется бит M0.1, который устанавливается в "1" после прихода первого импульса. Счетчик сбрасывается срезом сигнала второго входа и соответственно обнуляет MW2.



Network: 2

Бит M0.3 устанавливается после прихода фронта импульса на второй вход контроллера.



Network: 3

MW2 определяет длительность воздействия. После того, как таймер отработал, будет сброшен бит M0.3.

